

FORMATO EUROPEO  
PER IL CURRICULUM  
VITAE



INFORMAZIONI PERSONALI

Nome	<b>GRECO EVARISTO</b>
Nazionalità	Italiana
Data di nascita	21/07/1971
<b>PATENTE</b>	Patente B, automunito

ESPERIENZE LAVORATIVE

- |  |   |
|--|---|
| <ul style="list-style-type: none"><li>• Date (da – a)</li><li>• Nome e indirizzo del datore di lavoro</li><li>• Tipo di azienda o settore</li><li>• Tipo di impiego</li><li>• Principali mansioni e responsabilità</li></ul> | <p>Gennaio 2020 – ad oggi<br/>FUSOLAB 2.0 – via Della Bella Villa, 94 – 00172 Roma (RM)</p> <p>Associazione culturale di formazione<br/>Contratto di docenza<br/>Docente di Elettronica - Livello 1 e Livello 2<br/>Lezioni frontali collettive, laboratori tecnico-pratici con realizzazione di prototipi circuitali e test.</p>   |
| <ul style="list-style-type: none"><li>• Date (da – a)</li><li>• Nome e indirizzo del datore di lavoro</li><li>• Tipo di azienda o settore</li><li>• Tipo di impiego</li><li>• Principali mansioni e responsabilità</li></ul> | <ul style="list-style-type: none"><li>• Febbraio 2005 – Luglio 2018</li><li>• CESD s.r.l. – via Titta Ruffo, 2 – 56125 Pisa (PI) [sede legale Via Ferratella 00184 Roma]</li><li>• Università eCampus / Istituto privato di formazione scolastica e universitaria</li><li>• Contratto di docenza</li></ul> <p>Docente e responsabile del coordinamento delle lezioni area alta Toscana.<br/>Lezioni universitarie frontali, singole e collettive, stesura tesi, relazioni e progetti.<br/>Percorsi di studi e formazione programmati, mensili, trimestrali ed annuali.<br/>Preparazione all'esame di abilitazione alla professione di Ingegnere.<br/>Corsi e lezioni di Elettronica Analogica e Digitale, Microelettronica, Elettrotecnica, Circuiti e Componenti Elettronici, Strumentazione, ed altri insegnamenti ingegneristici universitari e del settore.<br/>Corsi e lezioni di insegnamenti di Istituti superiori di secondo livello, preparazione ad esami di Stato.</p> |

<ul style="list-style-type: none"> <li>• Date (da – a)</li> <li>• Nome e indirizzo del datore di lavoro</li> <li>• Tipo di azienda o settore</li> <li>• Tipo di impiego</li> <li>• Principali mansioni e responsabilità</li> </ul>	<p>Settembre 2005 – Aprile 2009</p> <p>Audiogram s.a.s. – Via del Marmiceto 2 – Ospedaletto – Pisa (PI)</p> <p>Sistemi musicali di Alta Fedeltà per usi domestici</p> <p>Progettista circuitale e responsabile di laboratorio con contratto a tempo indeterminato.</p> <p>Responsabile e coordinatore del laboratorio elettronico.</p> <p>Designer elettronico (progettista degli schemi circuitali, dalle simulazioni schematiche, alla scelta della componentistica circuitale, fino alla realizzazione dei files gerber per i circuiti stampati).</p> <p>Realizzazione di Amplificatori, preamplificatori, lettori DVD, casse acustiche, amplificatori per giradischi.</p> <p>Collaudatore, validatore dei sistemi prodotti (taratura circuitale e testing funzionale).</p> <p>Referente tecnico di supporto al cliente.</p>
<ul style="list-style-type: none"> <li>• Date (da – a)</li> <li>• Nome e indirizzo del datore di lavoro</li> <li>• Tipo di azienda o settore</li> <li>• Tipo di impiego</li> <li>• Principali mansioni e responsabilità</li> </ul>	<p>Ottobre 2001 – Agosto 2004</p> <p>Laboratorio RadioFrequenze – Progetto “COFIN2002” – Università Pisa e Ministero della Ricerca</p> <p>Progettazione microelettronica</p> <p>Progettista circuitale microelettronico</p> <p>Progettazione e collaudo di un transceiver integrato per applicazioni wireless domotiche a Radiofrequenza.</p> <p>Tale ricerca è stata eseguita presso il Laboratorio di RadioFrequenza della Facoltà di Ingegneria dell’Università di Pisa con un team di laureandi ed in collaborazione con altre Università.</p> <p>L’intero progetto (dallo schematico fino alle simulazioni post-layout) è stato cofinanziato dal Ministero della Ricerca e dall’Università di Pisa.</p> <p>Le operazioni di integrazione e di realizzazione del chip progettato sono state affidate ad AMS (Austriamicrosystems).</p> <p>L’ultima fase operativa è stata dedicata al testing sul chip stesso.</p>
<ul style="list-style-type: none"> <li>• Date (da – a)</li> <li>• Nome e indirizzo del datore di lavoro</li> <li>• Tipo di azienda o settore</li> <li>• Tipo di impiego</li> <li>• Principali mansioni e responsabilità</li> </ul>	<p>Settembre 2004 – Aprile 2016</p> <p>Contratti di collaborazione temporanei e consulenze con diverse Aziende elettroniche e Laboratori operanti nel settore elettrotecnico e strumentazione elettronica.</p> <p>Elettronica di consumo</p> <p>Progettista e tecnico</p> <p>Progettazione di circuiti stampati e di vari apparati domotici commissionati da privati.</p> <p>Misurazioni, riparazioni, correzioni da lavori di analisi e sintesi di laboratorio.</p>
<ul style="list-style-type: none"> <li>• Date (da – a)</li> <li>• Nome e indirizzo datore di lavoro</li> <li>• Tipo di azienda o settore</li> <li>• Tipo di impiego</li> <li>• Principali mansioni e responsabilità</li> </ul>	<p>2000 – oggi</p> <p>Privati</p> <p>Formazione</p> <p>Lezioni private – Supporto allo studio</p> <p>Lezioni private a studenti universitari o a studenti di Istituti Pubblici e Privati Secondari.</p> <p>Materie universitarie affrontate: Elettronica analogica, Elettrotecnica, Elettronica digitale, Analisi, Microelettronica, Teoria dei sistemi.</p> <p>Materie scolastiche: Matematica, Fisica, Telecomunicazioni, Sistemi elettronici, TDP, Elettronica, Elettrotecnica.</p>
<ul style="list-style-type: none"> <li>• Date (da – a)</li> <li>• Nome e indirizzo datore di lavoro</li> <li>• Tipo di impiego</li> <li>• Principali mansioni e responsabilità</li> </ul>	<p>Periodo universitario</p> <p>Vari</p> <p>Collaborazioni</p> <p>Nel periodo degli studi universitari ho svolto diverse “micro” attività lavorative.</p> <p>Operatore per minori, ripetizioni, e altre.</p>

## ISTRUZIONE E FORMAZIONE

- 24 CFU  
24 CFU validi per l'accesso al concorso nei ruoli di docente nella scuola secondaria, in accordo alle indicazioni contenute nel DL del 13/04/2017, n. 59.  
Percorso formativo specifico ai sensi dell'art. 3 c. 1 del DM 616/2017.  
*Percorso formativo docenti (DM 616/2017) conseguito il 18/10/2022*
- Laurea  
**Laurea in Ingegneria Elettronica (Vecchio Ordinamento) indirizzo Microelettronica**  
Tesi di Laurea sperimentale (progetto e realizzazione) dal titolo: "Mixer a risonanza per applicazioni WLAN a 5-6 GHz".  
<http://etd.adm.unipi.it/theses/available/etd-06242004-211305/>  
Tesi realizzata e sviluppata presso il dipartimento e i Laboratori di RadioFrequenza dell'università degli studi di Pisa.  
Relatori sono stati il Prof. B. Neri ed il Prof. L. Fanucci.
- Nome e tipo di istituto di istruzione o formazione  
Università degli Studi di Pisa
- Data e voto  
Laurea vecchio ordinamento conseguita il 20/07/2004 con votazione di 103/110.
- Principali materie / abilità professionali oggetto dello studio  
Esami specifici di indirizzo di Microelettronica: Sensori e Rivelatori, Microelettronica, Campi Elettromagnetici, Microonde, Elettronica dei Sistemi Digitali, Misure Elettroniche, Tecnologie dei Materiali, Optoelettronica, Elettronica Industriale.
- Abilitazione alla professione  
Abilitazione alla Professione di Ingegnere conseguita presso l'Università degli Studi di Pisa con votazione di 111/120.
- Iscrizione Albo  
Iscrizione presso l'Ordine degli Ingegneri della Provincia di Pisa nella sezione A (Civile ed Ambientale, Industriale, dell'Informazione).
- Diploma  
Diploma di maturità conseguito presso il Liceo Scientifico Statale "P. Metastasio" di Scalea (CS) a Luglio 1990 con votazione di 50/60.

## CAPACITÀ E COMPETENZE PERSONALI

### MADRELINGUA

ITALIANA

### ALTRE LINGUE

#### FRANCESE

- Capacità di lettura
- Capacità di scrittura
- Capacità di espressione orale
- Capacità di lettura
- Capacità di scrittura
- Capacità di espressione orale

BUONA

BUONA

BUONA

#### INGLESE

BUONA

SUFFICIENTE

SUFFICIENTE

## CAPACITÀ E COMPETENZE RELAZIONALI

Ottime capacità relazionali e di lavoro in team, sviluppate nei contesti lavorativi didattici, nelle situazioni di condivisione degli spazi lavorativi (laboratorio, open space) e di coordinamento dei laboratori elettronici.

Ottima capacità di illustrare, esporre e presentare pubblicamente le relazioni e i risultati ottenuti; capacità sviluppate nelle mostre, conferenze ed eventi pubblici oltreché in occasioni frontali con soggetti privati.

Ottime capacità di fronteggiare imprevisti e problemi di svariata natura. Capacità acquisite nell'utilizzo e nella realizzazione pratica dei dispositivi (ben differenti dalle analisi o previsioni puramente teoriche) e nelle indagini esplorative di dispositivi non funzionanti.

CAPACITÀ E COMPETENZE  
ORGANIZZATIVE

Ottime capacità organizzative e di lavoro in team, sviluppate nei contesti lavorativi sia come coordinatore del laboratorio, sia come referente tecnico degli apparati progettati e realizzati, sia come dipendente.

Ottime capacità di gestione e coordinamento di varie sedi didattiche: dalle organizzazioni degli studenti fino alla distribuzione e assegnazione delle diverse attività.

Fermezza decisionale, non tralasciando la flessibilità, l'ascolto e la comprensione.

Buona capacità di coinvolgimento e discorsiva, anche da un punto di vista logico e razionale. Ottime capacità espositive.

CAPACITÀ E COMPETENZE  
TECNICHE

OTTIME CAPACITÀ ELETTRONICHE, DI INFORMATION TECHNOLOGY E TECNICO-PRATICHE

✓ APPLICAZIONI ELETTRONICO-INGEGNERISTICHE:

- CAD Elettronico: ottima conoscenza dell'ambiente di progettazione e simulazione elettronica **Cadence Design Framework**, in particolare del tool VirtuosoXL e dei relativi tool di check, quali Calibre Physical Checker and DIVA Physical Checker; ambiente di simulazione Analog Artist e simulatore SpectreRF.
- CAD Elettronico **Orcad**: ottima conoscenza dell'ambiente schematico Capture CIS, dell'ambiente di simulazione Pspice, e del tool Layout Plus per realizzazione di PCB.
- **Kicad** software open source (GPL) per la creazione di schemi elettronici e circuiti stampati.
- Ambiente di sviluppo integrato **Labview** di National Instruments per la programmazione grafica a blocchi in ambito elettronico e automazione industriale.
- **Multisim** e **Ultiboard**: software di simulazione circuitale e progetto PCB.
- CAD **SWILAB**. Software di simulazioni elettriche ed elettroniche: oscilloscopio analogico e digitale, generatore di segnali, voltmetri.
- **PCLAB2000**, **TiePie**: altri applicativi di simulazione strumentale (oscilloscopi e generatori di funzioni).
- CAD Elettronico-tool Agilent Technologies **Advanced Design System** (ADS) e suo tool di progettazione elettromagnetica Momentum.
- Conoscenze non dettagliate di CAD grafici: Autocad, Solid Edge, A9Cad.

✓ APPLICAZIONI TECNICO-PRATICHE E STRUMENTAZIONE ELETTRONICA:

- Oscilloscopio digitale ed oscilloscopio analogico
- Multimetri
- Alimentatori da banco
- Generatori di forme d'onda
- Fonometro
- Frequenzimetro
- Analizzatore di spettro
- Strumenti e operazioni di saldatura di componenti elettronici
- Microscopi

✓ PROGETTAZIONE, REALIZZAZIONE ED INSTALLAZIONE SCHEDE:

- Progettazione e realizzazione di prototipi circuitali mediante breadboard e circuiti stampati, con verifiche, test e misure.
- Realizzazione successiva di PCB anche per prodotti commercializzabili.
- Attività di supporto tecnico durante le fasi operative (installazione, test e configurazione) ed assistenza post-vendita (verifiche, ripristino e manutenzione) dei dispositivi.
- Programmazione microcontrollori (autodidatta).

	<p>✓ CONOSCENZE INFORMATICHE E APPLICATIVI:</p> <ul style="list-style-type: none"> <li>• Sistemi Operativi: MS-DOS, Windows 3.1/9X/NT/2000/ME/XP/Vista/7, Linux Red Hat, Mandrake.</li> <li>• Strumenti internet: Internet Explorer, Chrome, Firefox, Mozilla, Netscape Navigator, Outlook Express.</li> <li>• Applicativi in Ambiente Windows: Visio, MathType, Pacchetto Office, OpenOffice.org, AcrobatR, Paint Shop Pro, Corel Draw, PhotoShop.</li> <li>• Ambiente operativo Matlab.</li> <li>• Conoscenze di base di: C++ (Bloodshed Dev-C++), Assembler MASM (Microsoft) ed Assembler GNU, Verilog, HTML, JavaScript, Turbo Pascal.</li> <li>• Software di analisi matematica: Derive, EffeDiX, Maxima.</li> <li>• Software di analisi matematica per affrontare problematiche di elettronica ed ingegneria: Sili, Sistemi3.</li> <li>• Sylin, BodePlot, WinBode: software per la valutazione della risposta in frequenza e tracciamento dei diagrammi di Bode.</li> <li>• TLC: software di simulazione per condurre analisi di sistemi di Telecomunicazioni (Modulazioni, analisi di Fourier, selezione telefonica).</li> <li>• Diversi software per l'indagine e la manipolazione Audio.</li> </ul>
PUBBLICAZIONI	<ul style="list-style-type: none"> <li>• <i>"5.25 GHz Fully Integrated Heterodyne Down-converter with Hi-Image Rejection"</i>. Co-authored by Prof. L. Fanucci, Ing. N. Nardini, Prof. B. Neri, Ing. G. Scandurra, Ing. D. Zito and by myself. Articolo presentato alla conferenza IEEE International Conference on Signals and Electronic Systems 2004 (ICSES2004) tenutasi il 13/09/2004 in Poznan (POL).</li> <li>• <i>"Manuale Particolare della Disciplina (MPD): Elettronica Analogica e Digitale"</i> Pisa, Marzo 2006, pagg. 369, testo pubblicato da CESD srl.</li> </ul>
CAPACITÀ E COMPETENZE ARTISTICHE E DI VARIA NATURA	<p>Amante della letteratura sudamericana e in particolare dell'opera omnia di Marquez. Frequentatore del mondo del Rugby e degli allenamenti della Nazionale. Appassionato di musica jazz e in particolare di contrabbasso-pianoforte, dei cantautori italiani e di tutte le voci "calde" femminili. Semplice degustatore di vini e buon cuoco, aperto a sperimentare novità e sapori. Attento allo sviluppo delle nuove tecnologie sia nel settore automotive che microelettronico. Molto curioso.</p>
ALTRE CAPACITÀ E COMPETENZE	<p>Ottimo bagaglio interculturale e capacità di fronteggiare difficoltà sociali di ogni natura. Capacità sviluppate grazie alla collaborazione, come operatore volontario, con la Comunità per Minori in stato di abbandono "Il Simbolo". Amicizia e partecipazione che dura da ormai 15 anni.</p>
ULTERIORI INFORMAZIONI	<p>Disponibile ad orari di lavoro flessibili</p>

Io sottoscritto Greco Evaristo, dichiaro di essere a conoscenza delle informazioni di cui all'art. 13 del D.lgs. 196/2003 e ai diritti da me riconosciuti dalla Legge ex art.7 del D.lgs. 196/2003, acconsento al trattamento dei miei dati personali con le modalità e per le finalità indicate nella informativa stessa, comunque strettamente connesse e strumentali alla gestione del rapporto contrattuale.

Luogo e data: Roma, 20/11/2022

Firmato